

ELEKTRONIKA 2

1. Integrisana kola - uvod
2. Monolitna integrisana kola
3. Hibridna integrisana kola
4. Unurašnja struktura integrisanog operacionog pojačavača
5. Ulazni diferencijalni pojačavač
6. Izlazni stepen
7. Karakteristične veličine operacionog pojačavača
8. Invertujući pojačavač
9. Neinvertujući pojačavač
10. Kolo za sabiranje
11. kolo za oduzimanje
12. Operacioni pojačavač sa automatskim podešavanjem nule
13. Pasivna kola za diferenciranje i integraljenje
14. Aktivno kolo za diferenciranje
15. Aktivno kolo za integraljenje
16. Ograničavači pasivni
17. Aktivni ograničavači
18. Naponski komparatori
19. Šmitovo okidno kolo
20. Frekvencijska karakteristika operacionog pojačavača
21. Frekvencijska kompenzacija
22. Kombinacija operacionog pojačavača i tranzistora snage
23. Princip analognog množenja na diferencijalnom pojačavačkom stepenu
24. Deljenje napona
25. Korenovanje napona
26. Stabilizator napona sa negativnom povratnom spregom
27. Logička kola - karakteristike
28. TTL NI logičko kolo
29. TTL NILI logičko kolo
30. Varijante TTL kola
31. Trostatička TTL kola
32. NMOS
33. CMOS
34. CMOS NI
35. CMOS NILI
36. ECL
37. Povezivanje različitih familija logičkih kola
38. Povezivanje digitalnih integrisanih i ostalih kola
39. Kvantizacija analognih veličina
40. D/A konvertori
41. A/D konvertor sa sukcesivnom aproksimacijom
42. A/D konvertor sa paralelnim komparatorima

predmetni nastavnik
Nada Stojičević