

(TEORIJA)

DIGITALNA ELEKTRONIKA (3. GODINA IV STEPEN)

1. NBCD kod
2. RS FF SA N I LOGIČKIM KOLIMA
3. POMERACU REGISTRI
4. OSNOVNI ZAKONI BULOVE ALGEBRE
5. T-FF
6. TEHNIČKE REALIZACIJE MEMORIJSKIH ČELIČA
7. GREJOU KOD
8. RS-FF SA N I I LOGIČKIM KOLIMA
9. KRUŽNI REGISTAR
10. BROJNI SISTEMI : BINARNI, OKTALNI, HEKSADECIMALNI
11. KODERI
12. PARALELNO - PARALELNI REGISTRI (UPIS - ČITANJE) SA RS FF
13. KONVERZIČA BROJEVA : BINARNI U DEKADNI (OBRNUTO)
14. DEKODER
15. PARALELNO - PARALELNI REGISTAR SA D-FF
16. MINIMIZACIČA PREKIDACKIH FUNKCIČA
17. JK-FF
18. DINAMIČKA MEMORIJSKA ČELIČA
19. OBLICI ZAPISIVANJA LOGIČKIH FUNKCIČA (PRIMER)
20. D-FF
21. UNIPOLARNA STATIČKA MOS MEMORIJSKA ČELIČA
22. OSNOVNA LOGIČKA KOLA - SIMBOLI, LOGIČKE FUNKCIČE
23. MS NAČIN RADA FF - PRIMER
24. RAZMENA PODATAČA IZMEĐU REGISTRA PREKO MAGISTRACE

D I G I T A L N A E L E K T R O N I K A - V E Ž B E

IV stepen- III razred (automatika, računari, elektronika)

- 1-2. Osnovna logička kola (ponašanje " visećih " ulaza, realizacija NE, I, ILI, NILI i Isključivo ILI kola pomoću NI logičkih kola)
3. Žično ILI, NILI i I logičko kolo
- 4-5. Zakoni Bulove algebre (zakon komplementa, zakon logičkog sabiranja i množenja, zakon komutacije, idempotencije, apsorpcije, distribucije)
6. De Morganove teoreme
7. Multiplekser; demultiplekser
8. Koder; dekodeer
9. RS flip-flop
10. Aritmetička kola (polusabirač, potpuni sabirač)